Civils de la Défense
Plateforme de recrutement de personnel civil contractuel du ministère des Armées

Ingénieur en composants et architectures électroniques numériques et IA F/H

Bruz, 35, Ille-et-Vilaine, Bretagne

Type de contrat	Niveau d'études
CDI (ICT)	Bac + 5 (MASTER - DEA - DESS - ING) ou équivalent
Prise de fonction souhaitée	**Date limite de candidature**
01/04/2027	01/02/2027
Domaine professionnel	**Niveau d'expérience**
SYSTÈMES DE FORCES, SYSTEMES D'ARMES ET ÉQUIPEMENT	Débutant (0 à 5 ans)
Rémunération	**Avantages liés au poste**
2350€ - 2550€ mensuel net 35,5k€ - 38,5k€ annuel brut (selon expérience)	-
Contraintes particulières d'exercice	**Télétravail**
-	Non

Descriptif de l'organisation

DGA Maîtrise de l’Information est l’expert technique du Ministère des Armées pour les systèmes d’information et de communication, la cybersécurité, la guerre électronique, les fonctions de navigation des systèmes d’armes et les systèmes de missiles.

Au sein du principal centre d’expertise de la direction technique de la DGA, vous contribuez à la réalisation de l’outil de défense et à la préparation des programmes futurs.

Descriptif des missions

Au sein du Métier Composants Energie Environnement, votre mission principale sera d’effectuer des expertises pour la maîtrise des risques et la préparation de l’avenir sur des composant électroniques et des architectures HW destinés au traitement numérique de données pour des usages aussi variés que le traitement du signal ou l’intelligence artificielle en environnement contraint. Vous serez amené(e) à aider les différentes équipes maitrisant le besoin fonctionnel des futurs systèmes d’arme à maitriser les risques techniques (performances, fiabilité, adéquation de l’architecture au besoin

fonctionnel…).

Dans le cadre du poste, vous serez amené(e) à :

• Accompagner les développements de composants numériques depuis la R&D jusqu'à l'industrialisation, voire le suivi de production, au travers de marchés publics en lien avec les architectes des différents programmes d'armement et l'Agence Innovation de Défense ;

• Réaliser des expertises sur des composants ou architectures électroniques numériques à l'état de l'art issus du milieu industriel et sur des technologies en développement issues du milieu de la recherche ;

• Participer aux traitements de faits techniques programme ;

• Contribuer au fonctionnement du Métier (rapports techniques, présentations, veille technique, notes de synthèse).

Mots clés : #Electronique numérique, #ASIC, #FPGA, #CPU, #GPU, #IA, #VHDL, C/C++

REF 2027-CSE-1 #TISA

Profil recherché

Ingénieur bac+5 expérimenté doté de connaissances en performances et architecture de composants numériques (ASIC, FPGA, xPU) destinés à des utilisations en environnement contraint et à des usages variés (IA, traitement du signal, traitement massif de données)
Vous avez une expérience dans la conception de composants numériques et/ou le développement d'architectures numériques embarquées et vous connaissez les principaux outils EDA du marché (Cadence, Siemens, Synopsys). Vous maitrisez les langages de programmation comportementaux de type VHDL ou Verilog. Des connaissances en développement logiciel C/C++ seraient appréciées.
Vous êtes motivé pour travailler en collaboration étroite au sein d'une équipe de spécialistes pluridisciplinaires et avec les partenaires industriels que vous serez amené à rencontrer.• Anglais technique
• Maitrise des outils bureautiques et de conception de composants numériques
• Curiosité
• Autonomie
• Travail étroit en équipe de spécialistes pluridisciplinaires

Process de recrutement

• Si votre candidature est présélectionnée, un entretien téléphonique vous sera proposé pour apprécier vos attentes et motivations.
• Si cette première étape est concluante, un entretien en présentiel ou à distance vous sera proposé avec l'employeur et éventuellement le service des ressources humaines.
• Les suites données à votre candidature vous seront communiquées par l'employeur à l'issue de cet entretien.